



Département Génie Electrique
Calendrier des devoirs de Contrôle Semestre 2
Classe : 1ère Année Génie Electrique

A.U : 2014/2015
 Semestre 2
 14/04/2015

	LUNDI 20/04/2015	MARDI 21/04/2015	MERCREDI 22/04/2015	JEUDI 23/04/2015	VENDREDI 24/04/2015	SAMEDI 25/04/2015	
1ère séance	Horaire	de 10h à 11h	de 10h à 11h	de 10h à 11h	de 10h à 11h	de 10h à 11h	
	Matière	Electronique	Signaux et Systèmes Linéaires	Algèbre 2	Systèmes Logiques 2	Programmation Structurée 2	Mesures et Métrologie
	Enseig	Chtioui Mohamed Elbenna Habib	Chtioui Mohamed tellili Adel	Ben Amara Laila Haj dahmen Dhafer	Bendhief Faouzi Mhaya Slah Ghoul Bachir Fassatoui Marouan	Lamloumi Naima Beltaif Afef Ben Youness Nassima	Ayayda Amira Hamroun Mokhtar
2ème séance	Horaire	de 14h30 à 15h30	de 14h30 à 15h30	de 14h30 à 15h30	de 14h30 à 15h30		
	Matière	Anglais 2	Installation Industrielle	Sécurité Electrique	Analyse 2	Droit	
	Enseig	Boudhir Abdeddaïem	Aloui Béchir Ghoul Bachir	Aloui Béchir	Ben Amara Laila	Kdiss Afef	

Le Directeur du Département

Service Examen

Le Directeur



Département Génie Electrique
Calendrier des devoirs de Contrôle Semestre 2
Classe : L2 - All

		LUNDI 20/04/2015	MARDI 21/04/2015	MERCREDI 22/04/2015	JEUDI 23/04/2015	VENDREDI 24/04/2015	SAMEDI 25/04/2015
1ère séance	Horaire	de 10h à 11h	de 10h à 11h	de 10h à 11h	de 10h à 11h	de 10h à 11h	de 10h à 11h
	Matière	Systèmes Echantionnés	Programmation Avancées des API	Microcontrolleurs	Programmation Evenementielle	Bases de Données	Réseaux Locaux Industriels
	Enseig	tellili Adel	Ben Mohamed Raja	Nouri Mouldi	Kharroubi Faten	Hamrouni Olfa	Bouajila Wajdi
2ème séance	Horaire	de 14h30à 15h30	de 14h30à 15h30		de 14h30à 15h30		
	Matière	Anglais Spécifique 1	Modélisation des Systèmes		Techniques de Communication 2		
	Enseig	Boudhir Abdeddaiem	Chtioui Mohamed		Ben Amor Taib		



Département Génie Electrique
Calendrier des devoirs de Contrôle Semestre 2
Classe : L2 - EI

A.U : 2014/2015
 Semestre 2
 14/04/2015

	LUNDI 20/04/2015	MARDI 21/04/2015	MERCREDI 22/04/2015	JEUDI 23/04/2015	 VENDREDI 24/04/2015	SAMEDI 25/04/2015	
1ère séance	Horaire	de 10h à 11h	de 10h à 11h	de 10h à 11h	de 10h à 11h	de 10h à 11h	
	Matière	API et bus de terrain	Circuits Programmables 1 (CPLD, VHDL, FPGA)	Régulation Industrielle	Traitement de Signal	Alimentations Spéciales	Convertisseur Statique
	Enseig	Abid Ines Ayayda Amira	Bouajila Wajdi Manaa Khawla	tellili Adel	Messes Zakia Fassatoui Marouan	Ben Salah Samar	Messes Zakia Farhani Slah
2ème séance	Horaire	de 14h30à 15h30	de 14h30à 15h30	de 14h30à 15h30	de 14h30à 15h30		
	Matière	Anglais Spécifique 1	Modélisation et Identification des Systèmes Physiques	Systèmes Temps Réel	Techniques de Communication 2	Transmission Analogique	
	Enseig	Boudhir Abdeddaiem	Chtioui Mohamed	Manaa Khawla	Ben Amor Taib	Messes Zakia	

Le Directeur du Département

Service Examen

Le Directeur